

第廿二屆電資院傑出校友簡介

◎陳呈瑋先生 資訊工程學系碩士 97 級、博士 02 級◎

現職 聯發科技 處長

學歷 國立清華大學資訊工程學系博士，2002
國立清華大學資訊工程學系碩士，1997
元智大學資訊工程學系學士，1995

經歷 聯發科技 經理、處長，2011 迄今
Marvell Technology, Software Manager, 2005-2011
國立清華大學積體電路設計技術研發中心，
Research Scientist, 2002-2005



傑出成就及貢獻

陳呈瑋校友 2002 年畢業於清華大學資工系博士班，畢業後於清華大學積體電路設計技術研發中心擔任 Research Scientist，帶領清華編譯器團隊，與工研院 SoC 技術中心合作進行可攜式媒體播放器核心的 Parallel Architecture Core (PAC) 數位訊號處理器編譯器開發。2005 年，陳呈瑋校友加入 Marvell Technology 擔任 Software Manager，2006 年 Marvell 收購了 Intel 的 XScale 通信及應用處理器業務並自研 ARM 架構 CPU。他建立並領導編譯器團隊，進行 Marvell ARM CPU 產品線的編譯器開發，效能的優化，以及 CPU 架構設計的探索分析。

2011 年，隨著聯發科技的產品線日益擴展，對於自研各式用途的處理器及編譯器的需求也與日俱增。陳呈瑋校友加入聯發科技，建立並領導編譯器團隊，進行 AI 處理器、視覺處理器、4G 數據機數位訊號處理器、多用途數位訊號處理器軟硬體平台、及智慧型手機上的虛擬機器的編譯器開發，程式效能和客戶應用場景的優化，以及處理器架構設計的探索分析。發展出各種處理器的編譯器與工具組給內外部客戶進行應用程式開發，產出軟韌體和執行時系統部署到聯發科技多個產品線的 SoC 晶片出貨。

與母校的合作互動

陳呈瑋校友曾於 2011 到 2014 年間，擔任清大資工系系友會第二屆理事，協助系友會相關會務運作。

此外，他也從 2014 年開始，擔任聯發科技產學合作計畫的技術主管，在聯發科技與清華大學共同成立的創新研究中心裡，與清大合作進行包括科技部產學大聯盟等多項產學計畫。研究方向包括異質系統計算平台編譯器與工具組，電腦視覺程式語言，及機器學習加速器編譯器框架的研發。合作期間培育數十位清華研究生進行業界相關前瞻技術的研發，並和清大合作產出數十篇論文和專利提案，數個 open source 的專案，以及 Khronos 開放標準的提案。在此期間，他也招募了數十位清華校友，一同加入 IC 設計業貢獻所長。