

第二屆電資院傑出校友簡介

◎陳盈安先生 資訊工程學系碩士 89 級◎

現職 Corigine, Santa Clara, CA, 研發副總

學歷 Carnegie Mellon University 資訊科學博士，1998
國立清華大學計算機管理研究所碩士，1989
東海大學資訊科學系，1987



經歷 2019/04~2019/07 Synopsys Inc, Mountain View, CA, Member of Staff.
2007/10~2019/04 Marvell Semi., Santa Clara, CA, Director of Verification.
2007/08~2007/10 Avery Design System., San Jose, CA, VP of R&D.
2003/10~2007/07 Synopsys Inc., Mountain View, CA, Sr. Staff Engineer.
2001/01~2003/10 Novas Software Inc., San Jose, CA, Technical Director.
1999/07~1999/08 Synopsys Inc. Advanced Technology group, Hillsboro, OR, USA, Visiting Professor.
1998/08~2001/01 National Chiao Tung University, Hsinchu, Taiwan, Assistant Professor.
1998/06~1998/08 Motorola's Advanced System Tool Lab., Austin, USA. Visiting Researcher.

傑出成就及貢獻

陳盈安校友於 1987 年至 1989 年就讀資工系前身「計算機管理研究所」，找林永隆教授指導他的碩士論文研究，林永隆教授表示：陳盈安校友非常有創意，理論、實作均相當優異，成果發展於 IEEE Trans. on Computers 與 IEEE VLSI Tech, Sys, App(VLSI-TSA)，口試時還有校外委員誇獎陳校友的出版紀錄已可媲美博士生了。

陳校友於清華畢業服完兵役後，他的耀眼表現獲得 CMU 的 EDA 大師 Randy Bryant 的賞識，提供他全額獎學金去讀博士，當年是極少見的例子。他研究 Formal Verification 技術，並不負所望，獲得兩大最佳論文獎 Design Automation Conf(1995) & IEEE Trans. on CAD(2003)。

陳盈安校友學成後回來交大資科系任教兩年半，然後轉往矽谷產業界發展，他最具代表性的產業成就是在 Marvell Semiconductor (邁威爾科技，市值與聯發科相當的一家知名 IC 設計公司)，12 年內由工程師晉升為管理跨國團隊的處長 (Director)。他學以致用地把正規驗證推展到全公司設計流程都採用。

2019 年夏天起他到矽谷一家新創公司 CORIGINE 擔任研發副總 (VP R&D)，開創事業新的一章。

從清華畢業以後，陳盈安校友以紮實的基礎到一流學府追隨世界大師級研究前沿技術，到矽谷頂尖 IC 設計公司發揮所學獲得重用，這種成就難能可貴。