

第十九屆電資院傑出校友簡介

◎盧俊宏先生 電機工程學系學士 92 級◎

現職 力旺電子第一事業群副總經理

學歷

國立台灣大學光電工程研究所碩士，1994

國立清華大學電機工程學系學士，1992

經歷

2002 迄今 加入力旺電子，曾任技術經理、副處長、技術服務處處長、技術暨營運中心資深處長等職，現任第一事業群副總經理

1997~2002 台積電主任工程師

1996~1997 飛利浦研發工程師



傑出成就及貢獻

盧俊宏校友於清華大學電機工程系畢業後，攻讀台灣大學光電工程所碩士學位，曾任職飛利浦和台積電，參與半導體製程之相關研發專案。2002 年起加入力旺電子，除致力於「邏輯非揮發性記憶體技術與矽智財」研發外，早期也被賦予建立客戶工程與流程管理系統的任務，在極短時間內為公司建立起第一代的客戶工程系統，協助公司有效率且精準地為全球客戶提供高品質的 IP。由於卓越的技術創新能力與營運績效貢獻，2014 年升任為第一事業群副總經理。他秉持著「持續進步」的信念，率領團隊以破壞式創新打造出 NeoBit、NeoFuse 以及晶片安全矽智財 NeoPUF，使得力旺電子 OTP 矽智財產品能充分與市場應用趨勢緊密接軌，廣泛滿足客戶多元需求。

在技術層面，盧俊宏校友長期投注心力研發先進技術。他持續不斷累積國際專利件數達 32 件，跨領域涵蓋 OTP、MTP 及 PUF，對公司矽智財的發展有卓越的貢獻。除此之外，他所帶領的團隊以「A PUF Scheme Using Competing Oxide Rupture with Bit Error Rate Approaching Zero」論文入選 2018 ISSCC，並榮獲 ISSCC 2018 Takuo Sugano Best Paper Award，ISSCC（國際固態電路學術研討會）為全球先進固態電路領域研發的領先指標，有晶片設計領域奧林匹克大會之美稱，屬於重量級的國際學術研討會。

在管理方面，他憑藉著扎實的專業經驗，建立嚴謹的專案管理流程及高效計畫執行力，結合團隊力量，將每一項設計研發的時程做最佳化，使其效率大幅領先市場競爭者。不僅帶領團隊在技術上持續強化 IP 的資安防護能力，並率先將 OTP 建置於 7nm 先進製程，成功完成性能驗證並取得市場先機。

盧俊宏校友亦熱心參與母校系上活動，透過與清大電機系合作之 NVM 課程，從 2016 年起帶領資深工程團隊擔任講師，教授力旺電子編撰的 Logic NVM (Non-volatile Memory) 專利書之重要章節，將核心技術成果及精華內容傳授給學弟妹，為產業回饋學界的最佳實踐。