

第十五屆電資院傑出校友簡介

◎黃世安先生 電機工程學系 94 級、電機工程研究所博士 98 級◎

現職 聯發科技設計技術本部總經理

學歷 國立清華大學電機工程學系博士（直攻），1998
國立清華大學電機工程學系碩士（直升），1995
國立清華大學電機工程學系學士，1994

經歷 2011 迄今 聯發科技設計技術本部總經理
聯發科技設計技術本部副總經理
聯發科技設計技術本部處長
2000~2011 瑞昱半導體研發中心資深處長
瑞昱半導體研發中心副處長
瑞昱半導體研發中心資深經理
瑞昱半導體研發中心經理
瑞昱半導體研發中心工程師



業界貢獻

- 擔任多次業界 EDA 領域技術委員會主席。
- 參與並提倡產學合作，成功結合學校研發能量與業界執行能力。
- 在瑞昱半導體及聯發科技，積極投入客製化及自有 EDA 軟體的研發，利用差異化來提升設計技術的競爭力。

獲獎事蹟 科學園區優秀從業人員，2002
科學園區創新產品獎

傑出成就及貢獻

黃世安博士於 1998 年獲得清大電機系博士學位，服預官役兩年後於 2000 年加入瑞昱半導體，開創該公司設計自動化部門並建立團隊，協助瑞昱半導體順利由傳統全客戶式佈局設計導入 SOC 設計方法與流程，大幅提昇公司競爭力。該部門自他手中從無到有，於短短數年內擴展成 50 幾人的團隊，支援公司各產品線設計需求，促成該公司成功產品無數，受到業界同行普遍讚揚。

黃博士因優異的能力與貢獻，受拔擢為瑞昱半導體研發處資深處長，逐漸嶄露頭角，遂於 2011 年被聯發科技網羅，協助強化該公司的 SOC 設計自動化業務，並負責提昇該公司設計技術本部的前瞻技術能力與產品開發能力。因其優異技術與管理能力，短短兩年協助該公司成功推出 8 核心手機 SOC（應用處理器）產品，震撼業界，鞏固該公司在智慧型手持裝置的領導地位，他也因傑出貢獻快速地被拔擢為設計技術本部總經理，並在 SOC 設計自動化之技術與管理奠定業界領導之地位。

黃博士除了在業界的傑出成就為母校清華大學爭光外，也經常回母校電機系參與各項活動，包括演講以及招生宣傳等，與母校互動良好。