

第十屆電資院傑出校友簡介

◎蘇泓萌先生 計算機管理決策研究所 84 級◎

現職 晶心科技 技術長(CTO) 兼 研發/技術企劃副總經理(2005/3)

學歷 美國伊利諾大學香檳分校 Computer Science 博士, 1991

國立清華大學計算機管理決策碩士, 1984

國立臺灣大學電機系學士, 1982

經歷

智原科技

設計架構長(2003/6)

Afara Websystems/
Sun Microsystems

Senior Staff Engineer(2000/12)

C-Cube Microsystems

Principal Engineer
Director of Architecture and Validation(1996/1)

MIPS Division, SGI

Member of Technical Staff(1993/4)

Intergraph Corporation

Senior Engineer(1991/12)

傑出成就及貢獻

在矽谷工作時，蘇泓萌博士是數個技術先進且商業成功的產品主要成員。這些產品包括：Sun Microsystems Niagara server-on-a-chip (used in Sun T1000/T2000 servers)、C-Cube E5 HD AV codec chip (LSI's Domino)、C-Cube E4 D1 video codec chip、SGI MIPS R10K、Intergraph Clipper C5 等。

在智原時，蘇博士負責 processor and SoC design 相關的技術，除了參與軟硬體架構定義外，也帶領建立一個完備的 architecture modeling and HW/SW codesign flow。

蘇泓萌博士參與規劃 NSoC 推動的「台灣心」計畫草案，成立晶心科技，並加入成為第一個員工。他從無到有建立了 RD 及產品企劃團隊，產出臺灣的第一個自有指令集可授權的 32-bit CPU IP 及相關的軟硬體。在五年完成了下列產品：

- AndeStar™：Andes 自有指令集的 32-bit processor 架構。
- AndesCore™：基於 AndeStar™ 架構的 CPU IP。包括：
 - ※compact embedded processor N9 家族
 - ※mid-range application processor N10 家族
 - ※high-performance single-core and multicore application processor N12 家族
- AndeShape™：支援 AndesCore™ 通用型的 SoC platform 及硬體開發環境。
- AndeSight™/AndESLive™：支援 AndesCore™ 最佳化編譯及除錯功能強大、人性化且結合 ESL 的整合開發環境。
- AndeSoft™：支援 AndesCore™ 的 OS (Linux, Nucleus, uc/OS-II, FreeRTOS), drivers, 及上層支援的 middleware 和 applications。

