

第十四屆電資院傑出校友簡介

◎柯又銘先生 電機工程學系 80 級◎

現職

聯發科技高效能處理器技術研發本部 總經理
General Manager, High-Performance Processors Technology at Mediatek
Vice President of Technology, MediaTek
IEEE Fellow



學歷

美國德州大學達拉斯分校電機工程學系博士
美國德州大學奧斯汀分校電機工程學系碩士
國立清華大學電機工程學系學士，1980

經歷

- 2013~迄今 Vice President of Technology at MediaTek
General Manager, High-Performance Processors Technology
- 2011~迄今 Chief Technical Advisor, Distinguished Fellow at MediaTek
- 2010~迄今 Fellow at IEEE
- 2005~2010 Senior Fellow at Texas Instruments
- 2005~2010 Technical Advisory Board at Texas Instruments
- 2003~2010 Director, Worldwide Chip Technology Center at Texas Instruments
- 2000~2005 Fellow at Texas Instruments
- 2001~2003 Program Manager, OMAP Development at Texas Instruments
- 1998~2001 Program Manager, TMS320C55x DSP Development at Texas Instruments

傑出成就及貢獻

柯又銘博士於 1980 年畢業於清華大學電機系，並完成德州大學電機碩士及博士學位。2011 年，他被任命為 IEEE 院士，是技術協會公認的崇高榮譽。柯博士在超低功率科技 (ultralow Power technologies) 的領導成就，得到了世界性的肯定。

柯博士是第一位超低功耗技術商業化的先鋒，不只延長了行動電話電池壽命，更提高了多媒體處理器的性能。他率頭領導工業界，使手機晶片待機功率 (standby power) 降低了 1000 倍。這項計劃前後超過 10 年和 3 代半導體技術：包括了 90 納米 (nm) OMAP-2420 多媒體應用處理器，65 納米的 OMAP3430 第三代多媒體應用處理器和 45 納米、3.5G 的基帶 (baseband) 和多媒體應用處理器。

柯博士曾獲得 12 項國家級或工業獎項，包括 2006 年亞裔美國工程師的年度獎。他擁有 45 項美國專利，發表了 36 篇技術論文，並曾多次應邀在技術研討會中發表主題演講 (keynote speeches)。