

第十四屆電資院傑出校友簡介

◎謝永清先生 資訊科學研究所碩士 89 級◎



現職 補丁科技 研發處副總經理

學歷 國立清華大學資訊科學研究所碩士，1989

國立台灣師範大學工業教育學系學士，1983

經歷

2008 迄今 補丁科技 研發處副總經理

1991~2008 鈺創科技 副理、經理、協理、CAD 處副總經理、研發處副總經理

1989~1991 工研院電子所 CAD 工程師

1983~1987 台北市立大安高工 電子科教師

著作論文

1991/8 Yung-Ching Hsieh, Chi-Yi Hwang, Youn-Long Lin, and Yu-Chin Hsu, “LiB : A Cell Layout Compiler,” *IEEE Trans. On Computer-Aided Design*, Vol. 10, No.8, pp.994-1005

1993/3 Chi-Yi Hwang, Yung-Ching Hsieh, Youn-Long Lin, and Yu-Chin Hsu, “An Efficient Layout Style for 2-Metal CMOS Leaf Cells and Their Automatic Generation,” *IEEE Trans. On Computer-Aided Design*, Vol.12, No.3, pp.410-424

專利

1996/4 Yung-Ching Hsieh, Yin H. Lieu, “Reconfigurable Multi-user Buffer Memory Particularly for Signal processing System,” US patent number 5506815

1997/11 Tah-Kang Joseph Ting, Jeng-Tzong Shih, Yung-Ching Hsieh, “High Speed Glitch-Free Transition Detection circuit with Disable Control,” US patent number 5689200

1998/4 Tah-Kang Joseph Ting, Bor-Doou Rong, Yung-Ching Hsieh, “Semiconductor Memory Arrays,” US patent number 5737271

1998/5 Tah-Kang Joseph Ting, Yung-Ching Hsieh, Chun Shiah, “Distributed Bit Switch Logically Interleaved For Block Write Performance,” US patent number 5754479

1998/9 Chung-Wei Hsieh, Yung-Ching Hsieh, Tah-Kang Joseph Ting, “Ping-Pong Boost Circuit,” US patent number 5801997

傑出成就及貢獻

謝永清校友自就讀本校資訊科學研究所碩士班期間便表現極為傑出，發表多篇高水準研究論文（包括兩篇 IEEE T-CAD 期刊、一篇 DAC 會議、一篇 ICCAD 會議）。取得碩士學位後加入工研院任 CAD 工程師，因表現優異被延攬加入負責深次微米計畫設計任務的新創公司—鈺創科技。在鈺創 17 年的工作期間，他隨著公司從草創成長到上市，其職位從副理逐步升到研發副總經理，負責業務從 CAD 擴展到 SOC 設計，貢獻卓越。

2008 年起，謝永清校友與友人更創立補丁科技公司，擔任研發副總經理，是國內少有掌握自有 DRAM 設計技術之高階研發管理人才。

謝永清校友貢獻所學於 IC 設計產業逾二十年，他的技術能力、管理才華、創業精神等均可為後進之表率。